This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

CLIPPEDIMAGE= JP408222682A

PAT-NO: JP408222682A

DOCUMENT-IDENTIFIER: JP 08222682 A

TITLE: LEAD FRAME AND MANUFACTURING METHOD THEREOF

PUBN-DATE: August 30, 1996

INVENTOR-INFORMATION:

YAMADA, JUNICHI KAMI, TOMOE SASAKI, MASARU

ASSIGNEE-INFORMATION:

NAME

DAINIPPON PRINTING CO LTD

COUNTRY N/A

APPL-NO: JP07047919

APPL-DATE: February 14, 1995

INT-CL (IPC): H01L023/50; H01L021/60

ABSTRACT:

PURPOSE: To provide a lead frame adaptable to multi-terminal design of semiconductor devices and after-process such as assembling and mounting steps by making one face of the top end of each inner lead parallel to the faces of other parts thereof and the other three faces thereof recessed.

CONSTITUTION: A lead frame 10 for resin-sealed semiconductor devices mounts a semiconductor element on inner lead tip parts 11A through bumps and electrically connects it to external circuits by outer leads 12 integrated with inner leads 11. The tip part 11A is thinner than other parts of the frame 10 and nearly rectangular in cross-section. One face of the part 11A is parallel to other parts faces of the frame 10 and other three faces of the lead 11 are made recessed.

COPYRIGHT: (C)1996, JPO

(19) [[本四年27/7 (7 P) (12) 公開特許公報 (A)

(II)特別出職公開 号 特開平8-222682

(43)公開日 平成8年(1996)8月30日

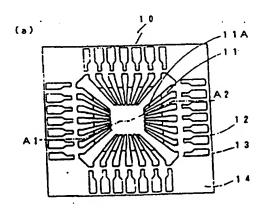
(51) Int Cl.* HOIL 23/50	級別配号	广内整理番号	FI HOIL 23	技術表示協所 23/50 U A
21/60	3 1 1		2	21/60 3 1 1 R
			क्ष्र च्या हुई नहि	६ पुष्पाल्य काना काना १८०४ हो।
(21) 出願番号			(71)出頭人	. 000002897 大日本印刷株式会社 東京都新宿区市谷加賀町一丁月1番1号
(22) 山銀日	平成7年(1995)2	,	(72) 発明者	F 山田 洋一 東京都新宿区市谷加賀町一丁目1番1号 大日本印刷株式会社内
			(72)発明者	5 上 智江 東京都新宿区市谷加賀町一丁目1番1号 大日本印刷株式会社内
			(72)発明者	東京都新宿区市谷加賀町一丁目1番1号 大日木印刷株式会社内
			(74)代理人	人 弁理士 小門 淳美

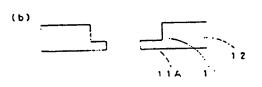
(54) [免明の名称] リードフレームおよびその製造方法

(57)【要約】

【目的】 半導体装置の多端子化に対応でき、且つ、ア センブリ工程や実装工程等の後工程にも対応できる高積 細なリードフレームを提供する。

【構成】 半導体素子をバンプを介してインナーリード 先端部に搭載し、インナーリードと一体となって延設し たアウターリードにより半導体素子と外部回路とを電気 的に接続する、樹脂料止型半導体装置用リードフレーム であって、インナーリード先端部は、板厚がリードフレームの他の部分の板厚よりも薄く、断面形状が略方形で あり、且つ、該インナーリード先端部の1面はリードフレームの他の部分の面に平行で、前記インナーリードの 他の15面は四状に形成されている。





02/19/2003, EAST Version: 1.6%,6% 2

【特許請求の範囲】

【請求項1】 半導体素子をバンプを介してインナーリ ード先端部に搭載し、インナーリードと一体となって延 設したアウターリードにより半導体素子と外部回路とを 電気的に接続する、樹脂封止型半導体装置用リードフレ ームであって、インナーリード先端部は、板厚がリード フレームの他の部分の板厚よりも薄く、断面形状が略方 形であり、且つ、該インナーリード先端部の1面はリー ドフレームの他の部分の面に平行で、前記インナーリー ドの他の3面は凹状に形成されていることを特徴とする。10 リードフレーム。

١

[八中頂で] (単語は世中の人) マルカレアイルナーリ 一下光端部に搭載し、インナーリートに一体となって健 殺したアウターリードにより半導体素子と外部回路とを 電気的に接続する、閉胎封止型半導体装置用リードフレ ームであって、半導体素子をパンプを介して搭載するイ ンナーリード先端部は、板厚をリードフレームの他の部 分の板厚よりも薄く、断面形状が略方形であり、前記イ シナーリード先端部の1面はリードフレームの他の部分 の面に平行で、前記インナーリードの他の3面は凹状に 20 形成されていることを特徴とするリードフレームをエッ チングプロセスによって作製する方法であって、少なく とも順に、

- (A) リードフレーム素材の両面に感光性レジストを譲 布する工程。
- (B) 前記リードフレール素材に対し、一方の面は、少 なくとも平時体素子をパンプを介して搭載するインサー リード先端部形成領域において平坦状に腐蚀するための パターンが形成されたパターン版にて、他方の面は、イ ンナーリード先端部形状を形成するためのパターンが形 50 成されたパターン切にて、それぞれ、感光性レジストを 露光して、所定形状の間口部を持つレジストパターンを 形成する1程。
- (C) 少なくとも、インサーリード先端部形状を形成す るための。所定形状の閉口部をもつレジストパターンが 形成された面側から腐蝕液による第一のエッチング加工 を行い、腐蚀されたインナーリード先端部形成領域にお いて、所定量だけエッチング加工して止める工程、
- (D) インナーリード先端部形状を形成するためのバタ ーンが形成された面側の腐蚀された部分に、耐エッチン グ性のあるエッチング抵抗層を埋め込む工程。
- (E) 平坦状に磨除するためのパターンが形成された面 側から、塩飲液による第二のエッチング加工を行い貫通 させて、インナーリート先端部を形成する工程、
- (F)上記エッチング供抗磨、レジスト膜を剥離し、洗 浄する工程。を含むことを特徴とするポートプレームの 製造方法

【発明の自動な影形】

【金龙】 [1981年] 化原环点 电磁性 化光度系统 医克尔特 化二氯甲烷 化二氯甲烷 化二氯甲烷

介してインナーリード先端部に搭載するための閉胎月止 型半導体装置用リードプレースとその製造方法に関す る。特に、フリップチップ法により半導体素子をインナ ーリード先端部に搭載するためのリードフレームに関す 3.

[0002]

【従来の技術】従来より用いられている樹脂月止型の半 導体装置 (プラスチックッードフレームパッケージ) は、一般に図6(a)に示されるような構造であり、半 等体装置もCは、半導体素子を4.2%ニッケルー鉄合金 零からなるリードフレームに搭載した後に、樹脂らうに とり付けては、ケードとしてもので、中華化療学のよ の電極バットももに対応できる数のインナーリートもう を必要とするものである。そして、半時体業子61を指 裁するダイバッド部62年周囲の回路との電気的接続を 行うためのアウターリード部64、アウターリード部6 4に一体となったインナーリード部63、 該インナーリ 一ド都63の先端部と半導体素子61の電極バッド66 とを電気的に接続するためのワイヤ67、半時体系で6 1 を封止して外界からの応力、汚染から守る樹脂も5等 からなっている。このようなリードフレールを利用した **樹脂料止型の半導体装置(プラスチックリードフレーム** パッケージ)においても、電子機器の軽薄短小化の時流 と半導体素子の高集積化に伴い、小型薄型化かつ電機器 子の増大化が顕著で、その結果、樹脂対比型半導体装 置,特にQFP (Quad Flat Packag e) 及UTQFP (Thin Quad Flat P ackake)等では、リードの多ピン化が著しくなっ てきた。上記の半導体装置に用いるれるリードプレーム は、弑和なものはフオトリソグラフィー技術を用いたエ ッチング加工方法により作製され、繊細でないものはプ レスによる加工方法による作製されるのが一般的であっ たが、このような半導体装置のタビン化に伴い、リード プレームにおいても、インサーリード部先端の歐田化が 進み、微細なものに対しては、プレスによる打ち抜き加 工によらず、リードフレーム部はの板厚がり、 25mm 程度のものを用い、エッチング加工で対応してさた。こ のエッチング加工方法の工程について以下、図5に基つ いて簡単に述べておく。先ず、網合金もしくは4.2%に ッケルー鉄合金からなる厚さり、25mm程度の落板 (リードプレーム素材51)を十分洗浄(図5(a)) した後、乗り口ふ酸カリウムを感光材とした水溶性カゼ インレジスト等のフオトレジストラ2を該薄板の両表面 に均一に連布する。((国5(b)) 次いて、所定のパターンが形成されたマスクを介して高

圧水銀灯でレジスト部を露光した後、所定の段像派で該 感光性レジストを現像して(図5(c))、レンストバ ターナミッを形成し、硬酸物理、流体処理等を必要に応 むで行う。場合は「鉄木造造・すたた成分とすなどの手

51) に吹き付け所定の寸法形状にエッチングし、貫道 させる。 (図5 (は))

次いで、レジスト膜を刺腺処理し(図5(c))、洗浄 後、所望のリードフレームを得て、エッチンク加工工程 を終了する。このように、エッチング加工等によって作 製されたリードフレームは、更に、所定のエリアに領メ ッキ等が施される。次いで、洗浄、乾燥等の処理を経 て、インナーリード部を固定用の接着剤付きポリイミド テープにてテーピング処理したり、必要に応じて所定の 量タブ吊りパーを曲げ加工し、ダイパッド部をダウンセ ットする処理を行う、しかし、エッチング加工方法にお いては、エニインが活による世紀には他の世紀中の の他に核隔(前)方向にも進むだめ、その統細化加工に も限度があるのが一般的で、図5に示すように、リード フレーム素材の両面からエッチングするため、ラインア ンドスペース形状の場合、ライン間隔の加工限度幅は、 板厚の50~100%程度と言われている。又、リード フレームの後工程等のアウターリードの強度を考えた場 合、一般的には、その板厚は約0、125mm以上必要 とされている。この為、図ラに示すようなエッチンク加 20 工方法の場合、リードフレームの板灯を ()。) 5 ni m > O. 125mm程度まで薄くすることにより、ワイヤボ ンデイングのための平坦幅が少なくとも70~80μm 必要であることより、0.165mmピッチ程度の敵組 なインナーリード部先端のエッチングによる加工を達成 してきたが、これが限度とされていた。

【0003】しかしながら、近年、樹脂料正型半導体装 置は、小パッケージでは、電極端下であるインサーリー ドのピッチがり、165mmピッチを経て、概にり、1 5~0.13mmビッチまでの狭ビッチ化要求がでてき た事と、エッチング加工において、リード部村の板厚を 薄した場合には、アセンブリエ程や実装工程といった後 工程におけるアウターリードの強度確保が難しいという 点から、単にリード部材の板厚を薄くしてエッチンク加 工を行う方法にも限界が出てきた。

【0004】これに対応する方法として、アウターリー ドの佐度を確保したまま弑細化を行う方法で、インナー リード部分をパープエッチングもしてはフレスにより薄 くしてエッチング加工を行う方法が提案されている。し かし、プレスにより薄くしてエッチング加工をおこなう 40 場合には、後工程においての構造が不足する(例えば、 めっきエリアの平滑性)、ボンデイング、モールデイン グ時のプランプに必要なインナーリードの呼服性、寸法 精度が確保されない。製版を2度行なわかければならな い等製造工程が複雑になる。 3 問題点が多くある。そし て、インナーリード部分をパープエッチ:ツにより書く してエッチング加止を行う方法の場合にも、習収を立攻 行など、は見ばしたのは、製造工程が決策であるという問 THE REPORT OF THE PARTY OF THE PARTY. 20.50 代4.

【0005】一方、樹脂財正型半導体装置の多端子化に 対応すべく、上記のサードフレームを用いて半導体希子 の端子部とリードフレームのインナーリード先端部とを ワイヤボンデイングする方法とは異なる、半導体素学を バンプを介して外部回路と接続するための導体上に搭載 するフリップチップ法が提案されている。この方法は、 一般には図でに示すように、セラミック材料よりなる基 板73上に配線(インナーリード)72を配し、その配 縁(インナーリード)720変極部(インナーリード先 端部)72A上に半導体素子70をパンプ71を介して 搭載するものである。しかしながら、この方法の場合。 哲理部下方,对中部下来之外的,中华技术下午自己货标 部で2Aとを出わ合わせて接続する時にパンプで1か軍 極部72人よりズレてしまい、電気的接続がうまくいか ないという問題点があり、このフリップチップ法によ り、リードフレームのインナーリード先端部に半時休奈 子を搭載した、樹脂封止型半導体装置も考えられたが、 特に商精細なリードフレームを用いたものは実用に至っ ていない。

[00006]

【発明が解決しよっとする課題】このように、樹脂封止 型半導体装置の多端子化に対応でき、且つ、アセンブリ 工程や実装工程等の後工程にも対応できるリードフレー ムが求められていた。本発明は、このような状況のも と、半導体装置の多端子化に対応でき、且つ、後工程に も対応できる高粘細なリードフレームを提供しようとす るものであり、、人、そのような高協細なリードフレー ムの製造方法を提供しようとするものである。

[0007]

【課題を解決するための手段】木発明のリードフレーム は、半導体系子をバンプを介してインナーリード先端部 に搭載し、インナーリードと一体となって延設したアウ ターリートにより半季体素子と外部回路とを電気的に投 統する。樹脂月止型半導体装置用リードフレームであっ て、インナーリート先端部は、板厚がリードフレームの 他の部分の板厚よりも薄く、断面形状が略方形であり、 且つ、該インサーリード先端部の1面はリードフレーム の他の部分の面に平行で、前記インナーリードの他の3 面は凹状に形成されていることを特徴とするものであ る、また、不全明のリードフレームの製造方法は、半導 体器子をパンプを介して インナーリード先端部に搭載 し、イントーリートに一体となって延設したアウターリ ードにより半導体素子と外部回路とを電気的に接続す る。樹脂利用型半導体装置用リードフレームであって、 工造体者子をバンプを介して搭載するインナーリート先 常部は、長期チリートフレームの他の部分の板厚よりも 薄く、断面単独が略力がであり、前記インナーリード先 25mm() 1 mo 2 (-1 2) (-2.2)他の語句の面に平り1. ニーエス との Finit aPBE PBR さんしょろ (主)投資 (100年) (11年の発生の12タフレッカ によって作製する方法であって、少なくともMic.

(A) ワードフレーム表材の両面に恋光性レジストをけ 布する工程。(B)前記リードフレーム素材に対し、一 方の面は、少なくとも半導体素子をハンプを介して招載 するインナーリード先端部形成領域において平坦状に原 使するためのパターンが形成されたパターン版にて、他 方の面は、インナーリード先端部形状を形成するための パターンが形成されたパターン版にて、それぞれ、悠光 性レジストを鑑光して、所定形状の周口部を持つレジス トパターンを形成する工程、(C)少なくとも、インナ ーリード先端部形状を形成するための)。所定形状の間() コアルナート アフト・アクー・コンカイナ 大子 で 下れていた けいかいた による第一のエッチング加工を行い、場合されたインナ ーリード先端部形成領域において、所定量だけエッチン グ加工して止める工程、(D)インナーリード先端部形 状を形成するためのパターンが形成された面側の腐蝕さ れた部分に、耐エッチング性のあるエッチング抵抗層を 埋め込む工程。(F)平坦状に腐蝕するためのパターン が形成された面側から、展蝕液による第三のエッチング 加工を行い貫通させて、インナーリード先端部を形成す る工程、(F)上記エッチンク抵抗層、レジスト膜を利 腱し、洗浄する工程、を含むことを特徴とするものであ る。尚、上記において、平坦状に腐蝕するとは、リード プレーム業材の一方の面から、脳食を行う際に、腐食に よる形成面(腐煙面)を略平坦状(ベタ状)としながら 腐食することであり、平坦状に腐蝕つづけることによ り、既に形成されているインナーリード先端部形成のた めのレジストパターンが形成されている面の腐蚀部の穴 部と貫通させて、インナーリード先端部を形成する。 又、上記において、凹状に形成されているとは、インサーの ーリード側にペこんだ凹状であることを意味する。 【〇〇〇8】本発明のサードフレームの製造方法は、半 媒体装置の多端子化に対応したエッキングプロセスによ る加工方法であり、第一のエッチング加工により、少な くとも、インサーリード先端部形状を形成するための。 所定形状の開口部をもつレジストパターンが形成された 面側の腐蝕されたインナーリード先端部形成領域に、イ ンナーリード 先端部の(平面的な意味での)外形形状を 実質的に形成してしまうものである。 したがって、第一 のエッチング加工において、所定量だけエッチング加3.

関している。尚、第一のエッチング工程において、平担 状に塊触するためのパターンが形成された面側からも協 触を行い。即ちリードフレーム素材の両面から腐蝕を行 う、図4に示す方法の方が、インナーリート先端部形状 を形成するための、所定形状の間口部をもつレジストパ ターンが形成された面側からのみ腐蝕を行う場合より も、エッチング加工時間は短縮され、作業上メリットが ある。

[0009]

1.7.1

【作用】本発明のリードフレームは、上記のような構成 にすることにより、半導体素子をパンプを介してインナ ... १९ ... १९ ए अस्तिक स्थापन अस्ति क्षेत्रकार कृति ।।। स्थापन स्थापन कराया । ドラレー人において、半導体装置作製の後工程にも対応 てきる、高精細なリードフレームの提供を可能としてい るものであり、結果として半導体装置の一層の多端子化 を可能としている。詳しくは、半導体案子をパンプを介 して搭載するインナーリード先端部のみをリードフレー **小売材の板原より落くしてしていることにより、リード** フレーム全体の性度を、全体がリードフレーム素材の板 厚の場合とはばおなじ殊度に保わながら、インナーリー ド部の鉄細加工を可能としている。半導体素子をバンプ を介して搭載するインナーリード先端部のパンプとの段 統面が四状になっていることにより、パンプ接続時にお ける位置ズレが発生してもパンプと前記接続面とが電気 的接続を行い易くしている。そして、バンプとの接続面 を凹状としてパンプとの接続面を挟む2面を凹状として いることにより、変形しにくいものとしている。また、 **本発明のリードフレースの製造方法は、このような構成** にすることにより、半導体素子をパンプを介して揺枝す るインナーリード先端部の素子搭載面を凹状として、該 素子搭載面を挟む両面を凹状に形成した。上記本発明の リードフレースの製造を可能にするものである。そし て、第一のエッチング加工後、インナーリード先端部形 状を形成するためのパターンが形成された面側の搭触さ れた部分に耐エッチング性のあるエッチング抵抗層を埋 め込んだ後に、第二のエッチング加工を行うことによ り、インナーリード先端部の加工は、素材自体の原さよ り違い。薄内部を外形加工することとなり、繊細加工が 可能となる。そして、板厚を全体的に強くせず。 半時化 素子をパンプを介して搭載するインナーリード先端部形 成領域のみを薄くして加工する器、加工時には、板厚を 全体的に薄くした場合と比べリードフレーム素材全体を

[0010]

強固なものとしている。

 中、10はリードフレーム、11はインナーリード、1 1Aはインナーリート先端部、12はアウターリート 13はダムバー、14はフレーム部を示している。本大 施房のリードフレームは、国主(a)に示すように、牛 導体素子をバンプを介して搭数するための諸国のインナ ーリード先端部11Aを有するインナーリード11と、 該インナーリード11と一体となって連結された外部回 路と接続するためのアウターリード12、樹脂封止の際 の樹脂の流出を防ぐためのダムバー13等を有するもの で、42%ニッケルー鉄合金を紫材とした。一体もので、10 ある。インナーリード先端部11Aの座さば40μm ノンナーリードボアン しょくけずついちはり しょうしゃ で、強度的には後半程に充分削えるものとなっている インナーリードビッチは0、12mmと、図6(a)に 示す半導体装置に用いられている従来のワイヤボンデイ ングを用いた多ピン (小ピッチ) のリードフレームと比 べて、狭いビッチである。本実施例のリードフレー人の インナーリード先端部11Aは、豚面が図2(c)、図 2(d)に示すように、平時休君子搭載面側と半時休若 子搭載面を挟む両側の面を凹状に形成している。 半導化 素子搭載両側が凹状であることによりパンプ部がインナ ーリード先端部11Aの面内に乗り易く、位置ズレが発 生してもパンプと先端面が接続し易い形状である。イン ナーリード先端部11Aの3面を凹状にしていることに より、機械的にも強いものとしている。

【0011】本実施圏のリードフレームを用いた樹脂月 **北型の半導体装置の作製には、半導体素子の端子部との** 接続にワイヤホンデイングを行わず、バンプによる位統 を行うものであるが、樹脂の月止、タスパーの切除等の 処理は、基本的に通常のリードフレームを用いてワイヤーの ポンデイング投続を施した半海休装置と同じ処理で行う ことができる。図6(b)は、本実施例リードフレース を用いた掛船封止型半進体装置の機略構成を示した断面

【0012】木発明のリートフレームの製造方法の実施 例を以下、図にそって説明する。図4は木花明の実施所 ードフレームの製造方法を示すための。 半導体業子をバ ンプを介して搭載するシナーリード先端部を含む要部に おける各工程所面図であり、ここで作製されるリードフ レームを示す平面内である[43 (a)のC1-C2部の 40 断面部についての製造工程図である。図4中、41はリ ードフレームお料、42A、42Bはレシストパター ン、4.3は第一の開口部、4.1は第二の開口部、4.5は 第一の凹部、10は第二の凹部、47以平垣秋面、48 はエッチンク抵抗原、19はインナーリード先端部を示 す。先ず、42mニッケル、鉄合金からなり、厚みか 1.5 mmのリートフレーム素材 (1.1 の両面に、重々 ロム酸カリウムを始光初とした水溶性カリインレジスト を使命した後、およさいターで載を用いて、例定形型で 新沙洲(1207年) 新沙洲(1207年) 美国社会社会

ターン42A、42Bを形成した。(🍱4(a)) 第一の帰口部すらは、後のエッチング加工においてリー ドフレーム素材4.1をこの間口部からベク状に腐蝕する ためのもので、レジストの第二の間口部44は、リード フレームの半導体素子をパンプを介して搭載するインサ ーリード先端部の形状を形成するためのものである。第 一の閉口部43は、少なくともリードフレーム41のシ ナーリード先端部形成策域を含むが、核工程において、 デーピングの工程や、リードフレームを固定するクラン プ工程で、ベタ状に関係され部分的に薄くなった部分と の段差が邪魔になる場合があるので、エッチングを行う ナリアはノ・ナーリード告型の過程的(みんとり)ですが 大さめにとる七雲がある。次いで、液温57~C.微度 48Be の塩化乳に気溶液を用いて、スプレー圧2. 5kg/c ni[‡] にて、レジストパターンが形成されたり ードフレーム素材41の両面をエッチングし、ベタ状 (平坦状) に腐蝕された第一の凹部4.5の深さらがリー ドフレーム都材の1~3に建した時点でエッチングを止 めた。(図4(11))

この段階で、104(モ)に示すインナーリード先端部4 9部の(平面的な意味での)外形形状が実質的に作られ ている。上紀第1回日のエッチングにおいては、リード プレーム素材41の再面から同時にエッチングを行った が、必ずしも両面から同時にエッチングする必要はな い。少なくとも、インナーリード先端部形状を形成する ための、所定形状の間口部をもつレジストパターン42 おが形成された面側から腐蝕派によるエッチング加工を 行い、腐価されたインサーリード先端部形成領域におい て、所定量エッチンク加工し止めることができれば良 い。本実能例のように、第1回目のエッチングにおいて リードフレーム系材すりの西面から同時にエッチングす る理由は、両面からエッチングすることにより、 後述す る第2回目のエッチング時間を開始するためで、レジス トパターン42B側からのみの片面エッチングの場合と 比べ、第1回日エッチングと第2回日エッチングのトー タル時間が短縮される。 おいで、第二の間口部44側の 腐蝕された第二の凹部46にエッチング仏抗層48とし ての耐エッチング性のあるホットメルト型ワックス(サ ・インクテエック社製の酸ワックス。型番MR WB 6)を、ダイコータを出いて、住布し、ベタ状(平坦 状) に腐焼された第二の凹部46に埋め込んだ。レジス トパターン42B上も該エッナング販抗整48に連布さ

エッチング抵抗膜するを、レジストパターン 12BI 全 面に要布する必要はないが、第二の凹部すらを含む一部 にのみ集布すること(1年し内に、図4) (1年ずよう に、第三の四部すらとともに、第三の四日部31億余面 にエッチングは抗肝すべをは布した。 公判権例で使用し たなっずたの抵抗層(841) でルカリア解型というのよ "我我我们我们的你的。""一次被你们一次是对一点。""

れた状態とした。(四1(+))

ング時にある程度の条数性のあるものが、好ましく、特 に、上記フックスに限定されず、ロン硬化型のものでも 良い。このようにエッチンク抵抗層48をインナーリー 下先端部の形状を形成するためのパターンが形成された 面側の腐蝕された第二の凹部46に埋め込むことによ り、後工程でのエッチング時に第二の凹部46が腐蝕さ れて大きくならないようにしているとともに、高精細な エッチング加工に対しての機械的な強度補強をしてお り、スプレー圧を高く(2. 5kg/cm²)とするこ とができ、これによりエッチングが深さ方向に進行し易 すくなる、この後、ヘタ状(平坦状)に腐蝕された第一 content 4 与野政衛即からリードフトー人参替4.1 をデー チングし、貫通させ、インサーリート先端部49を形成 した。(図4(d))

この際、インナーリート先端部のエッチング形成面49 Sはインナーリード側にへこんだ凹状になる。また、先 の第1回目のエッチング加工にて作製された、エッチン グ形成面495を扶む2面もインナーリード側にへこん だ凹状である。次いで、洗浄、エッチング抵抗暦48の 除去、レジスト膜(レジストパターン42A、42B) の除去を行い、インナーリード先端部49が欧細加工さ れた図4(a)に示すリードフレームを得た。エッチン グ抵抗暦48とレジスト腺(レジストパターン42A、 428)の除去は水酸化ナトリウム水溶液により溶解除 去した.

【0013】尚、上記実施剛においては、エッチング加 工にて、図3(a)に示ように、インナーリード先端部 から終休部15を延設し、インナーリート先端部制士を 繋げた形状にして形成したものを得て、特体部15をプ レス等によりUES除去して図1(a)に示す形状を得 る。図3(a)に示すものを切断し、図1に示す形状に する際には、図3(b)に示すように、通常、補強のた めポリイミドデーナを使用する。図3(h)の状態で、 プレス等により遅休部1ラを切断除去し、図2(a)。 図2(h)に示すように半導体業子20をインナーリー ド先端部11Aにバンプ21を介して掲載した後、図6 (3)に示すワイヤボンデイング投続のものと同様に、 樹脂料止をするが、半点体系子は、テーツをつけた状態 のままで、図り(h)のように搭載され、そのまま樹脂 點封止される。

【0014】尚、木方杰によるインナーリード先端部4 9の繊細化加工は、第二の凹部40の形状と、最終的に 得られるインサーリート先端部の厚さ(に左右されるも ので、例えば、坂厚し至うリカmまで薄くすると、図4 (m) に示す。平用福祉を100mmとして、インボー リード光端部レッチャラン)、1.5 mmまご試細加工可能 となる。桜原(を300m程度まで薄くし、平田福平を **テロロの程度とよると、インドールード先端部に、オロ** 遊り、12年、程度(三統和集主が行き込む、数等) 平田県 1002 (1972年 1774年 9年 17年 1 大昭都) (1975年 1773年)

pは更に使いビッチまで作製が可能となる。 [0015]

【発明の効果】本発明のリードフレーハは、上記のよう に、半導体素子をパンプを介してインナーリード先端部 に搭載する、樹脂封止型半導体装置に用いられるリード フレームにおいて、バンプとバンプを搭載するインナー リード先端部との位置ズレが起きても、電気的接続がし 易いものの提供を可能とするものであり、且つ、エッチ ング加工にてインナーリード先端部の鉄銀加工が可能な 構造としている。又、本発明のリードフレームの製造方 法は、半導体装置の多端子化に伴う、リードフレームの インナーリード先端部の小ピッチ化。役組化に対応で き、且つ、牛蒡体装造作製のためのアセンプリ工程や実 装工程等の接工程にも対応できる、上記本允明のリード フレームの製造を可能とするものである。結局、水発明 は、半導体装置用のリードフレームで、半導体装置の多 端子化対応でき、且つ、半導体装置作製の後工程にも対 **心できる、高精細なリードフレームを提供することを可** 能としている。

【図面の簡単な説明】

【図1】実施例のリードフレーム

【図2】実施例のリードフレームを説明するための図

【図3】エッチング後のリードフレームの形状等を説明 するための図

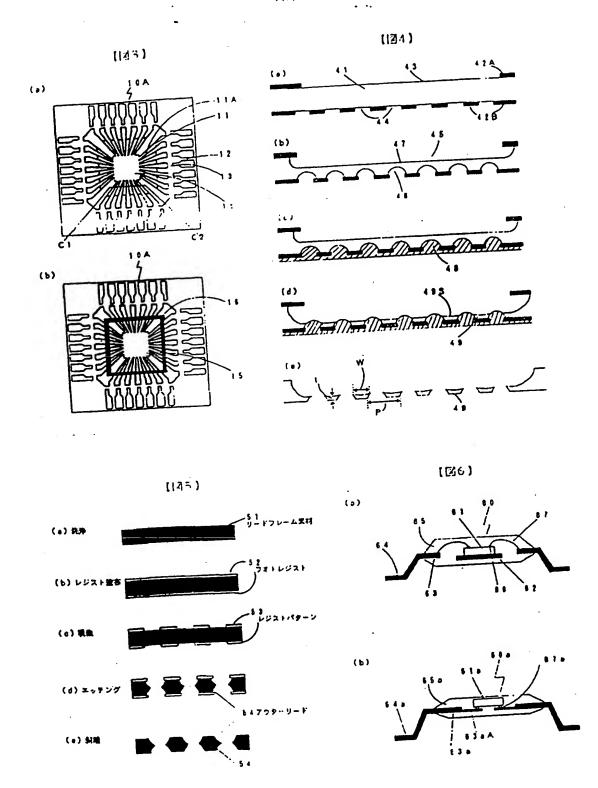
【134】 本発明実施圏のリードフレー人の製造工程図 【図5】従来のリードフレー人のエッチング製造工程を 説明するための国

(136) 出胎并止型半導体装置的

【図7】従来のフリップチップ法を説明するための図

【符号の説明】

(14 13 COSKID)	リードフレーム
10	
1.1	インナーリード
113	インナーリード先端部
12	アウターリード
13	91.11-
1.4	フレーム部
15	近休
- ·	テープ
16	平條体光子
20. 20 a	パンプ
21.21a	テープ
25. 25 a	リードフレーム素料
1 1	レジストパターン
42A, 42b	第一の間に語
4.3	
1.1	第二の間口部
15	報の川部
10	第二の凹部
17	4.10.41.00
1.8	医分析: 医眼镜层
	インサーリート先輩部



D - 1003, FAST Version: 1.03.0002



